

	<b>SCHEDA / SHEET</b> <b>PROGRAMMA DELLE LEZIONI /</b> <b>TRAINING COURSES PROGRAM</b>	Scheda FEL n./ Sheet FEL n.	E 26
		Revisione / Revision	0
		Pagina / Page	1 di 3
Denominazione del corso / Type of Training Course	<b>CORSO PER LA CERTIFICAZIONE COME CID</b> <b>(CERTIFIED INTERCONNECT DESIGNER BASIC)</b> <b>COURSE FOR CERTIFICATION AS A CID (CERTIFIED INTERCONNECT DESIGNER BASIC)</b>		
Standard di riferimento / Reference Standard	CID 2016 STUDY GUIDE		
Regolamento di riferimento / Reference Regulation	IIS_FEL 007 R		

### OBIETTIVI / AIMS AND OBJECTIVES

I corsi per l'ottenimento della Certificazione da **CID (Certified Interconnect Designer-basic)** in accordo allo Standard IPC-2220 si pongono l'obiettivo di creare veri **Specialisti** in grado di poter applicare lo Standard IPC-2220 nei propri apparati produttivi.

The courses for obtaining the Certification from CID (Certified Interconnect Designer-basic) in accordance with the IPC-2220 Standard aim to create real Specialists able to apply the IPC-2220 Standard in their production equipment.

**CID (Certified Interconnect Designer-Basic, Required before Taking CID+)** è un programma di formazione tecnica con vantaggi significativi per i progettisti di PCB con almeno 2 anni di esperienza pratica. Poiché la certificazione Designer costruisce una base nel processo decisionale di progettazione e nell'applicazione pratica degli standard IPC, il programma è aperto a tutto il personale tecnico e ai manager interessati alla progettazione: vendite, acquisti, ricerca e sviluppo, qualità e test.

CID (Certified Interconnect Designer-Basic, Required before Taking CID+) is a technical training program with significant benefits for PCB designers with at least 2 years of hands-on experience. Because the Designer certification builds a foundation in design decision-making and the practical application of IPC standards, the program is open to all technical personnel and managers interested in design: sales, purchasing, research and development, quality, and testing.

### REQUISITI DI ACCESSO / EXPERIENCE AND ACCESS CONDITIONS

È previsto uno studio indipendente del materiale del corso prima della sessione.

An independent study of the course material is planned before the session.

Per partecipare ai Corsi di Formazione per la Certificazione, i candidati devono avere un'esperienza nell'ambito della Progettazione Elettronica.

To **participate** at the **Certification Training Courses**, Candidates should have an **experience** about electronic Design..

### DURATA DEL CORSO / TRAINING COURSE DURATION

Il corso per la **Certificazione** da **CID (Certified Interconnect Designer-basic)** ha una durata pari a n°32 ore (per un numero massimo di 10 partecipanti)

The course for the **CID (Certified Interconnect Designer-basic) Certification** has a duration of **32 hours** (for a maximum number of **10 participants**)

### MATERIALE DIDATTICO / TRAINING COURSE MATERIAL

I partecipanti al corso riceveranno una copia cartacea in versione originale dello Standard IPC-2221

Course participants will receive a paper copy of the original version of the IPC-2221 Standard

	<b>SCHEDA / SHEET</b> <b>PROGRAMMA DELLE LEZIONI /</b> <b>TRAINING COURSES PROGRAM</b>	Scheda FEL n./ Sheet FEL n.	<b>E 26</b>
		Revisione / Revision	0
		Pagina / Page	2 di 3
Denominazione del corso / Type of Training Course	<b>CORSO PER LA CERTIFICAZIONE COME CID</b> <b>(CERTIFIED INTERCONNECT DESIGNER BASIC)</b> <b>COURSE FOR CERTIFICATION AS A CID (CERTIFIED INTERCONNECT DESIGNER BASIC)</b>		
Standard di riferimento / Reference Standard	CID 2016 STUDY GUIDE		
Regolamento di riferimento / Reference Regulation	IIS_FEL 007 R		

**PROGRAMMA DIDATTICO (CERTIFICAZIONE) / TRAINING COURSE CONTENT (CERTIFICATION)**

**1ª Giornata (8 ore) / First Day (8 Hours)**

Sezione 1 Considerazioni sul Design.  
Section 1 Design Considerations

Sezione 2 Problemi termici, di affidabilità e di Test  
Section 2: Thermal, Reliability and Testing Issues

Sezione 3: Principi della Scheda  
Section 3: Physical Board Principles

**2ª Giornata (8 ore) / Second Day (8 Hours)**

Sezione 4 . Tipologie di componenti  
Section 4 Component Types

Sezione 5: Problemi relativi a componenti e assemblati  
Section 5: Component and Assembly Issues

Sezione 6: Trattamenti superficiali sulla scheda  
Section 6: Board Surface Treatments

**3ª Giornata (8 ore) / Second Day (8 Hours)**

Sezione 7: Documentazione e dimensionamento  
Section 7: Documentation and Dimensioning

Sezione 8: Schemi e diagrammi logici  
Section 8: Schematic and Logic Diagrams

Sezione 9: Requisiti per la Fabbricazione e tolleranze  
Section 9: Fabrication and Tolerancing Requirements

Sezione 10: Documentazione di Assemblaggio e BOMs  
Section 10: Assembly Documentation & BOMs

**Il candidato deve rispondere correttamente ad almeno il 73% delle domande proposte (110 domande)**  
**The student shall answer correctly at least 70% of questions proposed for each module.**

**Il certificato non prevede data di scadenza.**  
**The certificate has no expiration date.**

	<b>SCHEDA / SHEET</b> <b>PROGRAMMA DELLE LEZIONI /</b> <b>TRAINING COURSES PROGRAM</b>	Scheda FEL n./ Sheet FEL n.	<b>E 26</b>
		Revisione / Revision	0
		Pagina / Page	3 di 3
Denominazione del corso / Type of Training Course	<b>CORSO PER LA CERTIFICAZIONE COME CID</b> <b>(CERTIFIED INTERCONNECT DESIGNER BASIC)</b> <b>COURSE FOR CERTIFICATION AS A CID (CERTIFIED INTERCONNECT DESIGNER BASIC)</b>		
Standard di riferimento / Reference Standard	CID 2016 STUDY GUIDE		
Regolamento di riferimento / Reference Regulation	IIS_FEL 007 R		

**Table:** Calendar of training courses

	<b>Morning (4 hours)</b>	<b>Afternoon (4 hours)</b>
<b>First Day</b>	Section 1 - Design Considerations  Section 2 - Thermal, Reliability and Testing	Section 3: Physical Board Principles
<b>Second Day</b>	Section 4 - Component Types Section 5: - Component and Assembly Issues	Section 6: Board Surface Treatments
<b>Third Day</b>	Section 7: Documentation and Dimensioning  Section 8: Schematic and Logic Diagrams	Section 9: Fabrication and Tolerancing Requirements  Section 10: Assembly Documentation & BOMs